# PATENT ABSTRACTS OF JAPAN

(11) Publication number:

08-314843

(43) Date of publication of application: 29.11.1996

(51) Int. CI.

G06F 13/14

G06F 13/00

(21) Application number: 07-122156

(71) Applicant: HITACHI LTD

(22) Date of filing:

22. 05. 1995

(72) Inventor:

NAGATOSHI MASANORI

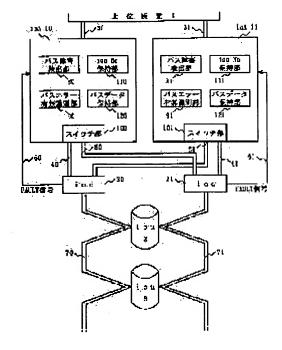
HIGAKI KOTARO

#### (54) COMPUTER SYSTEM

#### (57) Abstract:

PURPOSE: To provide a computer system with which an access path being used can be switched to another normal access path without providing any managing function for the access path at a host device and without depending on the host device when any fault has occurred at the access path being used.

CONSTITUTION: A host device 1 and an input/output device are connected through input/output bus connectors 10 and 11 and input/output controllers 20 and 21 which are respectively connected by buses. The input/output bus connector 10 is provided with a number holding part 110 for holding an input/ output device number added to every input/output device, switch part 100 for switching paths by selecting any one of plural access paths, fault information holding part 120 for holding the fault information of access path,



and detection part 80 for detecting the fault of access path. Besides, the input/output controllers 20 and 21 are also provided with detection parts for detecting the fault of access path and between the input/output bus connectors 10 and 11 and the input/output controllers 20 and 21, FAULT signals 60 and 61 for reporting that the input/output controllers 20 and 21 detect the fault of any path, are connected.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998, 2003 Japan Patent Office

#### (19)日本国特許庁 (JP)

### (12) 公開特許公報(A)

#### (11)特許出願公開番号

## 特開平8-314843

(43)公開日 平成8年(1996)11月29日

(51) Int.Cl. <sup>6</sup>		識別記号	庁内整理番号	FΙ			技術表示箇所
G06F	13/14	310	7368-5E	G06F	13/14	310E	
	13/00	301			13/00	301P	

#### 審査請求 未請求 請求項の数1 OL (全 4 頁)

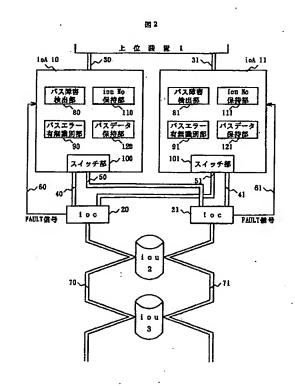
	· .	<b>举</b> 全	未開水 請水頃の数1 OL (全 4 頁)		
(21)出願番号	特顏平7—122156	(71)出願人	· 000005108		
(22)出願日	平成7年(1995)5月22日		株式会社日立製作所 東京都千代田区神田駿河台四丁目6番地		
		l l	永利   真紀   神奈川県秦野市堀山下1番地株式会社日立   製作所汎用コンピュータ事業部内		
		(72)発明者	特里 幸太郎 神奈川県秦野市堀山下1番地株式会社日立 製作所汎用コンピュータ事業部内		
		(74)代理人	弁理士 小川 勝男		

### (54) 【発明の名称】 計算機システム

#### (57)【要約】 (修正有)

【目的】上位装置にアクセスバスの管理機能を持たせる ことなく、使用中のアクセスバスで障害が発生した場合 に、上位装置によることなく他の正常なアクセスバスに 切り換えることが可能な計算機システムを提供する。

【構成】上位装置1と入出力装置2、3…とが、それぞれバスにより接続される入出力バス接続装置10、11及び入出力制御装置20、21とを介して接続されている。入出力バス接続装置10は入出力装置毎につけられた入出力装置番号を保持する番号保持部110と、複数のアクセスバスの1つを選択してバスの切り換えを行なスイッチ部100と、アクセスバスの障害情報を保持する障害情報保持部120と、アクセスバスの障害を検出する検出部80を備える。また、入出力制御装置もアクセスバスの障害を検出する検出部を備え、入出力バス接続装置10、11と入出力制御装置20、21の間に、入出力制御装置がバスの障害を検出したことを通知するためのFAULT信号60、61が接続されている。



#### 【特許請求の範囲】

【請求項1】上位装置と複数の入出力装置とが複数のア クセスパスで接続された計算機システムにおいて、

バスにより前記上位装置に接続された入出力バス接続装 置と、前記入出力バス接続装置に複数のアクセスバスに より接続され、各入出力装置に各々1つのアクセスパス により接続された入出力制御装置とを有し、前記入出力 バス接続装置は、各入出力装置毎に割り当てられた入出 力装置番号を保持する番号保持部と、複数のアクセスバ スのうちの1つを選択してアクセスパスの切り換えを行 10 なう切り換え部と、アクセスパスの障害情報を保持する 障害情報保持部と、アクセスパスの障害を検出する第一 の検出部とを備え、前記入出力制御装置は、アクセスバ スの障害を検出する第二の検出部と、この第二の検出部 がアクセスパスの障害を検出したことを前記入出力バス 接続装置に通知する通知部とを備え、アクセスバスのい ずれかに障害が発生した場合には、前記切り換え部によ りアクセスパスの切り換えを行うことを特徴とする計算 機システム。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、上位装置に対して複数 のアクセスパスにより入出力装置が接続される計算機シ ステムに関する。

[0002]

【従来の技術】上位装置に対して複数の入出力装置が各 々複数のアグセスパスにより接続された計算機システム において、従来は、一つの入出力装置に、それに接続さ れるアクセスバス単位に複数の異なる装置アドレスが割 り当てられ、上位装置は、このような複数の装置アドレ 30 スを各入出力装置に対応させて管理していた。そして、 アクセスパスに障害が発生した場合は、上位装置がこの 装置アドレス以外の他の装置アドレスを選択することに より、正常なアクセスパスに切り換えて各入出力装置へ のアクセスを行っていた。

[0003]

【発明が解決しようとする課題】このように従来技術で は、一つの入出力装置に接続された複数のアクセスパス に対して夫々異なる装置アドレスを割り当て、これらを 上位装置で管理することとしていた。そのため、アクセ 40 スパスを複数化するためには、上位装置にアクセスパス の管理機能を持たせる必要があった。

【0004】本発明の目的は、上位装置に対して複数の 入出力装置が各々複数のアクセスパスにより接続された 計算機システムにおいて、上位装置にアクセスパスの管 理機能を持たせることなく、使用中のアクセスパスで障 害が発生した場合に、上位装置によることなく他の正常 なアクセスパスに切り換えることが可能な計算機システィ ムを提供することにある。

[0005]

【課題を解決するための手段】上記目的を達成するため に、本発明は、上位装置と複数の入出力装置とが複数の アクセスパスで接続された計算機システムにおいて、バ スにより上位装置に接続された入出力バス接続装置と、 入出力バス接続装置に複数のアクセスパスにより接続さ れ、各入出力装置に各々1つのアクセスパスにより接続 された入出力制御装置とを有し、入出力バス接続装置 は、入出力装置毎に割り当てられた入出力装置番号を保 持する番号保持部と、複数のアクセスパスのうちの1つ を選択してアクセスパスの切り換えを行なう切り換え部 と、アクセスパスの障害情報を保持する障害情報保持部 と、アクセスパスの障害を検出する第一の検出部とを備 え、入出力制御装置は、アクセスパスの障害を検出する 第二の検出部と、この第二の検出部がアクセスパスの障 害を検出したことを入出力パス接続装置に通知する通知 部とを備え、アクセスパスの障害発生時、入出力パス接 続装置の切り換え部により他のアクセスパスに切り換え

のである。 20 [0006]

> 【作用】計算機システムでは、正常時、入出力バス接続 装置は各入出力装置毎に各々固定した1つのアクセスバ ス(以下"自系"と称す。また自系以外のアクセスパス を、以下"他系"という。)を使用し、固定した1つの 入出力制御装置を介して入出力装置にアクセスする。

> るととにより、入出力装置へのアクセスを可能とするも

【0007】そして、入出力バス接続装置若しくは入出 力制御装置の第一、第二の検出部において、現在使用し ているアクセスパスの異常を検出した場合には、入出力 バス接続装置は、番号保持部に保持されている現在接続 中の入出力装置の入出力装置番号を参照し、障害情報保 持部に保持されている該当する入出力装置番号に対応す るバス情報を正常から異常に変更する。これにより、次 回から、起動時に、入出力バス接続装置はアクセスしよ うとする入出力装置の入出力装置番号のバス情報を参照 し、パス情報が異常を示していれば、切り換え部により 他系に切り換える。

【0008】とのように、本発明によれば、使用中のア クセスパスで障害が発生した場合でも、上位装置による ことなく入出力装置毎にアクセスパスの切り換えを行う ことが可能となる。

[0009]

【実施例】以下、図面を参照して本発明の一実施例を説

【0010】図1において、本実施例における計算機シ ステムは、上位装置1と入出力バス接続装置(以下IO A) 10、11がそれぞれバス(以下BUS) 30、3 1により接続されている。IOA10にはBUS40を 介して入出力制御装置(以下IOC)20が、また、B US50を介してIOC21が接続されている。IOA 50 11にはBUS41を介して10C21が、また、BU

S51を介してIOC20が接続されている。IOC2 0、21にはそれぞれBUS70、71を介して入出力 装置(以下IOU)2、3、…が接続されている。

【0011】との計算機システムの詳細について、更に 図2を用いて説明する。

【0012】図2において、IOA10はパス障害検出 部80、パスエラー有無識別部90、スイッチ部10 0、入出力装置番号保持部(以下 I OU N o 保持部) 110及びパスデータ保持部120を備えている。

【0013】パス障害検出部80は現在接続されている 10 IOUとのアクセスパス上の障害を例えばパリティ等に より検出する。IOU No保持部は現在起動中のIO Uの入出力装置番号を保持する。パスエラー有無識別部 は、後で述べるFAULT信号によりIOCよりパスの 異常が通知されるか、パス障害検出部によりパスの異常 が検出されるまで0を保持し、パスの異常が通知される と、以後1を保持する。パスデータ保持部はIOU毎に アクセスパスの正常/異常の別を保持する。スイッチ部 はアクセスパスの切り換えを行なう。

S40またはBUS50を介してIOC20またはIO C21に排他的に接続される。IOC20、21はそれ ぞれBUS70、71を介してIOU2、3…に接続 し、これらのIOUを制御する。またIOA10とIO C20の間にはFAULT信号60が接続されている。 FAULT信号は、IOCがアクセスパスの異常を例え ぱパリティ等により検出したことをIOAに伝達するた めの手段である。

【0015】同様に、IOA11はパス障害検出部8 OU No保持部111及びパスデータ保持部121を 備え、IOA11はスイッチ部101によりBUS51. またはBUS41を介してIOC20または21に排他 的に接続される。また、IOA11とIOC21の間に はFAULT信号61が接続されている。

【0016】図2において、上位装置1が、BUS30 - I OA 1 0 - BUS 4 0 - I OC 2.0 - BUS 7 0を 経てIOUへ至る系を自系とするアクセスパス(以下ア クセスパスAという)を使用してIOU2をアクセスす る場合の正常時の動作について説明する。

【0017】まず、上位装置1がいずれの10Uに対し てもアクセス要求も出していない時、スイッチ部100 はBUS40とBUS50のどちらとも接続していな い。(この状態を以下"中立"という。)上位装置1が1 OU2に対してアクセス要求を出した場合、まず、IO A 1 0は I OU No保持部 1 1 0に I OU 2の入出力 装置番号を格納する。続いてパスエラー有無識別部90 を参照する。いまパスは正常なので、パスエラー有無識 別部90は0を示している。パスエラー有無識別部90 が0のときパスデータ保持部120の参照は省略され、

スイッチ部100はBUS40を選択して接続する。B US40はIOC20に接続されIOU2をアクセスす る。IOA10のパス障害検出部80は、上位装置1か らIOU2へのアクセス要求を受けてからIOU2への アクセスが終了するまでの間、IOU2へのアクセスバ スA上の障害の発生を監視する。

【0018】IOU2へのアクセスが終了すると、スイ ッチ部100は中立にもどる。

【0019】次に、アクセスパスAで障害が発生した場 合のアクセスパスの切り換えについて説明する。

【0020】上位装置1からIOA10、IOC20を 介してIOU2をアクセス中に、IOC20がアクセス パスの異常を検出した場合、IOC21からFAULT 信号60により10A10にアクセスパスの異常発生が 通知されアクセス動作が終了する。IOA10のパス障 害検出部80によりバスの異常が検出された場合も同様 である。

【0021】 このとき IOA10は IOU No保持部 110に格納されている入出力装置番号に対応するバス 【0014】 IOA 10はスイッチ部 100 により BU 20 データ保持部 120 内のパスデータを正常から異常へ書 き換える。また、パスエラー有無識別部90は1に書き 換えられる。以後、パスエラー有無識別部90は1を保

【0022】その後、上位装置1が10U2に対してア クセス要求を出した場合には、IOA10はIOU N o保持部110にIOU2の入出力装置番号を格納し、 続いてパスエラー有無識別部90を参照する。いまパス エラー有無識別部90は1を示し、自系のアクセスパス のいずれかに障害の起きていることを示しているので、 1、パスエラー有無識別部91、スイッチ部101、I 30 パスデータ保持部120のIOU単位に設けられたパス データを参照する。IOU2のパスデータはパス異常を 示しているので、スイッチ部100はBUS50を選択 して接続する。BUS50はIOC21に接続されIO U2をアクセスする。

> 【0023】そして、10U2へのアクセスが終了する と、スイッチ部100は再び中立にもどる。

#### [0024]

【発明の効果】以上説明したように本発明では、入出力 バス接続装置で、入出力装置へのアクセスバスを選択、 40 切り換えるため、アクセスパスに異常が発生した場合に も上位装置の介入なしに入出力装置毎にアクセスバスの 切り換えを行うことが可能となり、バスの管理機能の無 いシステムでもアクセスパスの複数化を実現することが できる。

#### 【図面の簡単な説明】

【図1】本発明の一実施例の概要を示すブロック図。

【図2】本発明の一実施例の詳細を示すブロック図。 【符号の説明】

1…上位装置、2…入出力装置(IOU)、3…入出力 装置(IOU)、10、11…入出力パス接続装置(I

OA)、20、21…入出力制御装置(IOC)、3 0、31…上位装置-IOCパス、40、41…IOA -IOCパス、50、51…IOA-IOCパス、 6 0、61…FAULT信号、70、71…IOC-IO\* \* Uバス、 80、81…バス障害検出部、90、91… パスエラー有無識別部、100、101…スイッチ部、 110、111…入出力装置番号保持部(IOU No 保持部)、120、121…バスデータ保持部。

【図1】

【図2】

图 1

